



TECHNICKÁ UNIVERZITA V LIBERCI
Fakulta mechatroniky, informatiky
a mezioborových studií



Nanoscale FPGA - IP12263

Ing. Martin Rozkovec, Ph.D. | 24.1.2017





Cíle projektu

- TUL nedisponuje moderními FPGA pod 28nm
- Získat takový obvod
 - Začlenit do výuky magisterských s.p.
 - Začlenit do výuky doktorských s.p.
 - Začlenit do výzkumu - publikace

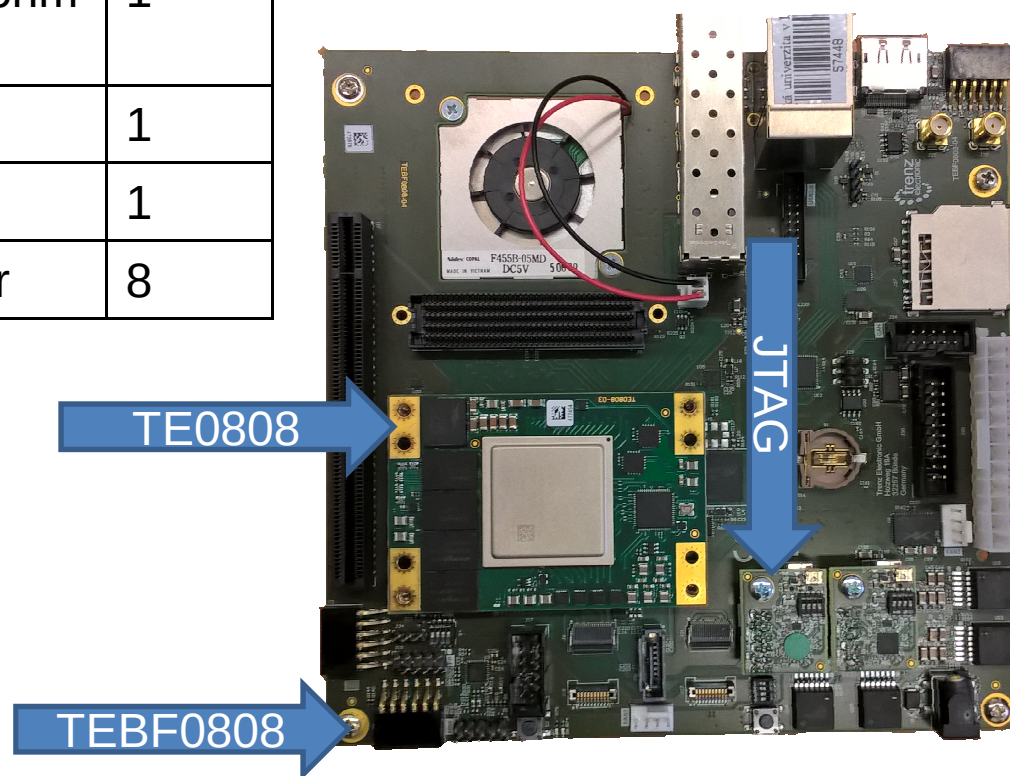


Naplnění cílů

- Provedeno výběrové řízení
 - Trenz TE0808 + base board
 - Modul dorazil na začátku prosince
- **Bude** začleněno do výuky
 - Bakalářské a magisterské s.p. na FM
 - CIE, HSC
 - Doktorské s.p.
 - Zpracování hyperspektrálních dat na FPGA obvodech
 - => publikace

Indikátory

Modul TE0808 s FPGA ZU15 (16nm FinFET)	1
TEBF0808 UltraITX base board	1
XMDO FTDI JTAG Adapter	1
Samtec Ultra Fine Pitch konektor	8



Rozpočet

Příspěvek (v tis. Kč)	Celkem:	V tom běžné finanční prostředky:	V tom kapitálové finanční prostředky:
Požadavek	120	7	113
Čerpáno	120	7	113
Odpovědný pracovník	prof. Ing. Jiří Kraft, CSc.		
Řešitel	Ing. Martin Rozkovec, Ph.D.		
Další pracovníci	Radana Jedličková		

Děkuji za pozornost